

お客様各位

2016年7月吉日
株式会社ジーダット

ジーダットが開催する無料セミナーのご案内
「2016 ProPlus テクノロジセミナー Japan」
～並列SPICEツールと適用事例、プロセス適用評価・検証のための新製品のご紹介～

拝啓 時下益々ご清祥のこととお慶び申し上げます。平素は格別のご高配を賜り、厚く御礼申し上げます。

さて、来る7月20日(水)と7月22日(金)に弊社のパートナーである ProPlus Design Solutions 社による無料セミナー「2016 ProPlus テクノロジセミナー Japan」を開催いたします。
大規模回路、ポストレイアウトでのシミュレーション精度・実行時間等でお困りの方におすすめです。
皆様のご参加をお待ちしております。

敬具

記

●日時・場所●

【東京会場】

2016年7月20日(水) 13:30～16:25 TKP 東京駅八重洲カンファレンスセンター

東京都中央区京橋 1-7-1 戸田ビルディング 4階 カンファレンスルーム 4S

<http://www.kashikaigishitsu.net/facilitys/cc-tokyo-yaesu/access/>

【大阪会場】

2016年7月22日(金) 13:30～16:25 ホテルメルパルク大阪

大阪府大阪市淀川区宮原 4-2-1 6階 高砂

<http://www.mielparque.jp/osaka/access/>

●プレゼンター●

ProPlus Design Solutions 社 COO Mr. Bob Xu ,

ProPlus Design Solutions 社 VP of Marketing Dr. Lianfeng Yang * 適宜、通訳を行います。

●お申込みのご案内●

- ・お申込みは下記 URL の「お申し込みフォーム」よりご登録ください。

<https://www.jedat.co.jp/seminar/entryform.html>

- ・定員になり次第締め切らせていただきますのでお早めにご登録ください。
- ・万一定員を超え、ご参加いただけない場合は当社よりご連絡させていただきます。
- ・ご参加は無料です。
- ・同業他社およびその代理店、他業界、個人の方のお申し込みはご参加をお断りする場合がございますのでご了承ください。

●タイムテーブル●

プログラム	時間
受付開始	13:00～
ご挨拶	13:30～13:40
ProPlus 会社概要	13:40～14:00
高精度アナログ & ギガスケールメモリデザイン向け NanoSpice & NanoSpice Giga シミュレータのご紹介	14:00～14:30
【ユーザ様発表】 NanoSpice を用いたアナデジ混載 IC の設計 flow (ディー・クルー・テクノロジーズ株式会社 取締役 ETM 美齊津 摂夫 様)	14:30～15:00
休憩	15:00～15:15
【ユーザ様発表】 DRAM 設計に於ける大規模回路検証の課題と NanoSpice Giga の対応状況と期待 (マイクロンメモリジャパン株式会社 Principal Engineer 谷口 純也 様)	15:15～15:45
プロセスと回路設計を橋渡しする業界初のツール ME-Pro のご紹介	15:45～16:25

* 講師ならびにセミナー内容は変更になる場合がございます。ご了承ください。

●対象ツール●

【業界 No.1】並列回路シミュレータ『NanoSpice』のご紹介

-高精度ポストレイアウト解析向けの並列 SPICE

-16/14/10/7nm FinFET プロセス PDK のファウンダリ認証取得

【高速/高精度】並列回路シミュレータ『NanoSpice Giga』のご紹介

-ピュア SPICE の高い DC 収束性を維持。並列スケーラビリティは 32 スレッド以上

-メモリ, カスタム Digital など 10 億素子以上の回路に対応

【業界初】プロセスと回路設計の橋渡しツール『ME-Pro』のご紹介

-ファウンダリの PDK モデルライブラリを分析

-デバイスとプロセスの性能を評価し、最適プロセスの導入を加速

●お問い合わせ●

ProPlus セミナー事務局

東京都中央区東日本橋 3 丁目 4 番 14 号 OZAWA ビル

phone: 03-5847-0313 fax: 03-5847-0315

以上