

平成 19 年 7 月 24 日

各 位

会 社 名 株 式 会 社 ジ ー ダ ッ ト
代 表 者 名 代 表 取 締 役 社 長 石 橋 眞 一
(コード番号：3841)
問 い 合 わ せ 先 取 締 役 経 営 企 画 部 長 増 山 雅 美
電 話 番 号 03-5847-0312 (代表)

子会社設立に関するお知らせ

株式会社ジーダットは、本日開催の当社取締役会において、アナログ IP の開発、販売、サポートを行なう子会社：「株式会社A-ソリューション」を設立することを決議しましたので、下記のとおりお知らせいたします。

記

1. 設立の目的

国内における情報家電、携帯機器等の開発競争はますます激化しており、それらの心臓部である高付加価値、高機能な LSI を短期間で開発することが必須となっております。LSI 開発期間短縮の有力な実現手段として、信頼できるベンダから良質な IP を入手して活用することが挙げられます。ところが高性能なアナログ分野の IP に関しては、供給できるメーカーが少ない上、導入するためには高度な技術コンサルティングが必要となり、活用が進んでいないのが現状です。このような状況を鑑み、当社では高付加価値、高性能なアナログ IP の開発、販売、サポートを目的とする、当社出資 100%の子会社を設立することに致しました。

米国・日本・欧州等の半導体市場の成長率にはここ数年やや陰りが見られますが、今後は薄型TV、高機能携帯電話、自動車、流通タグ、ロボット産業等がこれまで以上に半導体産業を牽引するものと思われれます。これらの分野で必ず必要となるのが、無線データ通信技術ですが、ここ数年間、多くの日本の半導体企業はデジタルコンシューマ分野に特化したため、無線データ通信に必要な RF CMOS 技術及びそれを受ける高帯域データコンバータの設計者の育成が後手にまわり、この分野への参入が難しい状況となっております。新会社は、国内外の一流の大学研究者およびパートナー企業との連携により、機能・性能・コストの3つの面で優れた世界トップレベルの高付加価値アナログ IP を提供し、日本の半導体企業の競争力強化に貢献してまいります。また一方で、アナログ設計分野は当社の EDA 事業においてフォーカスしている分野でもあり、最先端の設計ニーズを EDA 製品にタイムリーに反映させ、かつ実際の設計業務に有効活用することで、グループ全体としてのシナジー効果を狙っております。

2. 設立する子会社の概要

- | | | |
|-------------|------------------------------|-------|
| (1) 商号 | 株式会社A-ソリューション | |
| (2) 本店所在地 | 東京都中央区日本橋小舟町 6-6 | |
| (3) 設立年月日 | 平成 19 年 7 月 25 日 | |
| (4) 主な事業内容 | CMOS アナログ IP の開発、販売、コンサルティング | |
| (5) 事業年度の末日 | 3 月末 | |
| (6) 資本金の額 | 1,500 万円 | |
| (7) 株主構成 | 株式会社ジーダット 100% | |
| (8) 発行済株式総数 | 600 株 | |
| (9) 役員構成 | 代表取締役 (CEO) | 石橋眞一 |
| | 取締役 (CTO) | 飯田哲也 |
| | 取締役 | 佐々木則之 |
| | 監査役 | 景山薫 |
| (10) 従業員数 | 4 名 (予定) | |
| (11) 業績見通し | 2~3 年後 売上 : 1~2 億円 | |

3. 日程(予定)

- | | |
|------------------|------|
| 平成 19 年 7 月 25 日 | 会社設立 |
| 平成 19 年 7 月 25 日 | 営業開始 |

4. 今後の業績に与える影響

現時点において、平成 20 年 3 月期の当社の業績に与える影響は軽微であります。

以上

【用語説明】

- ・ LSI : Large Scale Integrated Circuit、大規模 IC
- ・ IP : Intellectual Property、特定の機能を持った電子回路ブロックをライブラリ化したもの
- ・ RFCMOS : Radio Frequency CMOS、高周波 CMOS
- ・ EDA : Electronic Design Automation、電子設計用 CAD