

平成 19 年 8 月 23 日

各 位

会 社 名 株 式 会 社 ジ ー ダ ッ ト
代 表 者 名 代 表 取 締 役 社 長 石 橋 眞 一
(コード番号：3841)
問 い 合 わ せ 先 取 締 役 経 営 企 画 部 長 増 山 雅 美
電 話 番 号 03-5847-0312 (代表)

子会社の業務提携に関するお知らせ

株式会社ジーダットの100%出資子会社である株式会社A-ソリューション（以下、A-ソリューション）は、本日開催のA-ソリューション取締役会において、ポルトガルの Chipidea 社とアナログ IP に関する業務提携をおこなうことを決議しましたので、下記のとおりお知らせいたします。

記

1. 業務提携の目的

ポルトガルの Chipidea 社(Chipidea Microelectronica SA)は、CMOS アナログ回路の分野では世界 No.1 のシェアを有するアナログ IP ベンダで(2005 年実績、Gartner Inc.による)、オーディオ・ビジュアル用 A/D・D/A 変換器や USB2.0、SerDes 等の高速シリアルインターフェース、携帯電話および無線 LAN 用 RFCMOS などアナログ回路のほとんど全ての分野で多くの販売実績を持っております。同社のアナログ IP は、世界で 200 社以上に採用されており、日本でも既に 10 社近くの採用実績があります。この度 A-ソリューションは、Chipidea 社の優れたアナログ IP を日本でももっと多くの顧客に活用していただくため、Chipidea 社との間でアナログ IP の販売、サポート、コンサルティングに関する業務提携の契約を締結いたしました。

情報家電、携帯機器等の開発競争はワールドワイドでますます激化しており、それらの心臓部である高付加価値、高性能な LSI の短期開発がビジネスの重要な鍵となっております。LSI 開発期間短縮の有力な実現手段として、信頼できるベンダから良質な IP を入手して活用することが挙げられますが、高性能なアナログ分野の IP に関しては、供給できるベンダが少ない上、活用するためには高度な技術コンサルティングが必要であり、日本では必ずしも導入が進んでいないのが現状です。

このような状況の中で、当社はアナログ IP の販売、サポート、技術コンサルティング、及びアナログ回路設計のコンサルティングを目的とした、A-ソリューションを先月末に設立致しました。そしてこの度、A-ソリューションは Chipidea 社と業務提携の契約を締結して、特に無線データ通信分野やデジタル・コンシューマ分野などに、同社の優れた CMOS アナログ IP とこれを十分に活用していただくための技術コンサルティング及び導入後の技術サポートをご提供して参ります。

A-ソリューションは、世界で最も多く採用されている Chipidea 社の多くのアナログ IP 群の中から、日本の顧客のニーズに合ったものをご紹介します、さらにより高度な活用をお手伝いすることで、日本の電子産業の発展に貢献したいと考えています。

2. 業務提携先 (Chipidea 社) の概要

- (1) 会社名 Chipidea Microelectronica SA
- (2) 代表者 Prof. Jose Franca (元リスボン工科大学教授、IEEE フェロー)
- (3) 本社 TagusPark, Avenida Dr. Mario Soares 33, 2740-119 Porto Salvo, Portugal
- (4) 設立 1997 年
- (5) 事業内容 各社プロセスに対応したアナログ IP の開発,販売,サポート
- (6) 売上高 約\$50M(2006 年実績、約 60 億円)
- (7) 従業員数 約 280 名
- (8) 当社および A-ソリューションとの関係

これまで資本関係、人的関係、取引関係はございません。

3. 日程(予定)

平成 19 年 8 月 23 日	A-ソリューション取締役会決議
平成 19 年 8 月 23 日	Chipidea 社と業務提携の契約締結
平成 19 年 9 月 1 日	販売活動開始

4. 今後の業績に与える影響

現時点において、今後の当社連結業績に与える影響は軽微であります。

以上

【用語説明】

- ・ IP : Intellectual Property、特定の機能を持った電子回路ブロックをライブラリ化したもの
- ・ RFCMOS : Radio Frequency CMOS、高周波 CMOS
- ・ LSI : Large Scale Integrated Circuit、大規模 IC