株式会社ジーダット
2024年度　新卒社員募集要項

募集内容

募集職種	アナログ半導体設計者(回路設計、レイアウト設計業務)
採用人数	5名
採用学科	電気電子、これらに準ずる学科
勤務地	株式会社ジーダット熊本事業所（熊本県熊本市中央区）
応募資格	短大、高専、大学、大学院（修士）　2024年3月卒業・修了見込の方
応募方法	自由応募
	recruit@jedat.co.jp に必要事項を記載したメールをお送りください。
選考方法	一次選考：書類審査　（成績証明書, 卒業・修了見込証明書を担当までお送りください）
	二次選考：筆記試験、小論文、適性検査、一次面接　（履歴書（写真貼付）を持参ください）
	最終選考：役員面接

勤務条件

基本給（予定）	大学院修士課程修了　240,000円
	大学学部卒業　220,000円
	短期大学・高等専門学校卒業　200,000円
	※試用期間あり（期間：3カ月、労働条件：確定拠出年金加入資格無し）
手当	住宅手当、通勤手当、時間外勤務手当　他
昇給	年1回
賞与	年2回　（6月・12月）
勤務地	株式会社ジーダット熊本事業所　（転勤あり）
勤務時間	（標準）9:00～18:00　（時差勤務制度有）
休日休暇	土曜・日曜（完全週休2日制）、祝祭日、年末年始、慶弔休暇、特別休暇、 年次有給休暇／年間25日（初年度は15日）
福利厚生	各種社会保険、確定拠出年金制度、財形貯蓄制度、従業員持株会制度、健康保険組合契約保養所
育児･介護支援制度	産前・産後休暇、育児・介護休業、復職後の時間外勤務免除、時短勤務制度

選考スケジュール

Step1 エントリー	**recruit@jedat.co.jp** に、以下の事項を記載したメールをお送りください。 (1) 氏名　(2) フリガナ　(3) 生年月日　(4) 学校名　(5) 学部・学科・専攻　(6) 卒業・修了（予定）年月日 (7) 連絡先郵便番号　(8) 連絡先住所　(9) 連絡先電話番号（携帯電話も可）　(10) E-mailアドレス　(11) 希望職種（「アナログ半導体設計者」とご記入ください）　(12) 自己PR（200字以内）
Step2（一次選考） 書類審査	Step1のエントリー後、採用担当より登録されたメールアドレスに連絡させていただきます。 その内容にしたがい、成績証明書、卒業・修了見込証明書を担当までお送りください。 後日、結果をご連絡いたします。 書類審査合格の方には二次選考試験のご案内を差し上げます。 注1：エントリー後1週間経過しても当社からの連絡がない場合には、採用担当まで連絡ください 注2：卒業・修了見込証明書を提出することができない方は、その旨を採用担当までご連絡ください
Step3（二次選考） 筆記試験、面接、 会社説明会	会社説明会を行います。 その後、筆記試験、小論文、適性検査と一次面接を実施します。 履歴書（写真貼付）をご持参ください。 後日、結果をご連絡いたします。 二次選考試験合格の方には最終選考試験のご案内を差し上げます。
Step4（最終選考） 役員面接	役員面接を実施します。
Step5 内定	一次、二次、最終選考試験の結果をもとに、総合的な観点で慎重かつ厳正に選考させていただき、 採用担当者よりその結果をご連絡いたします。

お問い合せ先　株式会社ジーダット（本社）
〒104-0043 東京都中央区湊1-1-12　HSB鐵砲洲
Tel：03-6262-8405　Fax：03-6262-8408
e-mail：recruit@jedat.co.jp
担当：経営管理本部 経営企画２部　鶴見